

TSEA22 - Föreläsning 9

Konstruktion av digitala system - VHDL

Anders Nilsson

Intro Fö9

- Programmerbara kretsar och VHDL
- Introducerande VHDL-exempel
- Datatyper
- VHDL för kombinationskretsar
 - Grindar, Multiplexrar, Komparatorer
- VHDL för sekvenskretsar
 - D-vippar, Enpulsare, Räknare
- Exemplifierad arbetsgång
 - Ett labliknande exempel

Datorlektion och VHDL-labb

- Datorlektion med obligatoriska uppgifter, i Muxen3 och Grinden
 - Stor nytta av lektionen till labben
- VHDL-labb3 : Kodlås, Timer, Trappbelysning
 - Återanvänd kodlås-lösningen från labb2
- Fågor om labben? Använd gärna kanalen LabbChat i Teams.

Föreläsning 10

- Föreläsning 10 fredag 14/2 har inga förinspelade video-klipp. Den hålls som en vanlig föreläsning via Zoom.

www.liu.se